L’unité arithmétique et logique (ALU)

C’est un circuit combinatoire de 19 entrées et 8 (pour le moment) sorties

Selon les MOPs 13-15, capable d’effectuer une opération arithmétique ou logique

Les codes sont les suivant:

000	sortie = première entrée
001	sortie = deuxième entrée décalée une position à droite
010	sortie = deuxième entrée décalée une position à gauche
011	sortie = somme des deux entrées
100	sortie = difference des deux entrées
101	sortie = le ET (bit à bit) des deux entrées
110	sortie = le OU (bit à bit) des deux entrées
111	sortie = la négation (bit à bit) de la première entrée

Un implémentation possible avec un circuit par opération plus un multiplexeur